



Politechnika Wroclawska

Układy Elektroniczne

Jerzy Witkowski (132b C-4)

WEB: <http://156.17.38.202>

Nagrywanie i rozpowszechnianie
wykładów oraz innych form zajęć

jest zabronione !





Zaloczenie

1. Pozytywna ocena z projektu

2. Pozytywna ocena z „egzaminu” (test)

- Termin zerowy w ostatnim tygodniu semestru , pierwszy i drugi w sesji.
- W teście mogą się znaleźć zadania obliczeniowe !!!

3. Pozytywna ocena laboratorium

• **OCENA KOŃCOWA KURSU:**

Średnia z powyższych trzech (when in doubts closer „TEST”)



References:

1. **W.Tietze, Ch.Schenk, E.Gamm, Electronic Circuits. Handbook for Design and Application, Springer 2nd Edition**
2. **P. Horowitz, W. Hill, The Art. Of Electronics, Cambridge University Press 2015**
3. **C. Kitchin, L. Counts, Wzmacniacze operacyjne i pomiarowe. Poradnik projektanta, BTC 2009**
4. Additional references cited during lectures



Ostrzeżenie !

Slajdy są elementem pomocniczym
(przewodnikiem).

Slajdy nie stanowią
źródłowego materiału wiedzy.