



Politechnika Wrocławska

Układy Elektroniczne

Jerzy Witkowski (132b C-4)
 WEB: ue.pwr.edu.pl/jsw
 Nagrywanie i rozpowszechnianie
 wykładów oraz innych form zajęć
jest zabronione !



Politechnika Wrocławska

Zaliczenie

1. Pozytywna ocena laboratorium
2. Pozytywna ocena z testu końcowego
 - Termin testu: w dwóch ostatnich tygodniach semestru..
 - W teście mogą się znaleźć zadania obliczeniowe !!!

• **OCENA KOŃCOWA KURSU:**
 Średnia z powyższych ze wskazaniem na test. (when in doubts closer „TEST”)



Politechnika Wrocławska

Literatura:

- 1) W.Tietze, Ch.Schenk, E.Gamm, Electronic Circuits. Handbook for Design and Application, Springer 2nd Edition
- 2) P. Horowitz, W. Hill, The Art. Of Electronics, Cambridge University Press 2015
- 3) J. Przepiórkowski, Silniki elektryczne, BTC
- 4) A. I. Pressman, Switching and Linear Power Supply, Power Converters Design, Rochelle Park : Hayden Book Comp., 3rd edition, 2008
- 5) I. Batarseh, Power Electronics, Springer, 2018
- 6) Inne wskazane podczas wykładu



Politechnika Wrocławska

Ostrzeżenie !

Slajdy są elementem pomocniczym
(przewodnikiem).
Slajdy nie stanowią
źródłowego materiału wiedzy.
