



Politechnika Wroclawska

# Analog Peripherals of Digital Systems

Jerzy Witkowski p.132b C-4

Private web: <https://ue.pwr.edu.pl/jsw>



# Assesment criteria of course:

1. Positive „Design classes,,
2. Positive „Lab classes,,
3. Final “LECTUR TEST”



# Basic references:

1. U.Tietze, Ch.Schenk, Electronic Circuits. Handbook for Design and Applications, Springer, 2nd edition
2. P. Horowitz, W. Hill, The Art. Of Electronics, Cambridge University Press 2015
3. J.P. Bentley, Principles of measurement system, Pearson Education, 4th ed.
4. T. Williams, EMC for Product Designers, Newnes, 5th ed
5. H.W. Ott, Electromagnetic Compatibility Engineering, Wiley, 2009
6. Additional positions cited during lectures
7. C. Kitchin, L. Counts, Operational Amplifiers. Handbook, AD
8. A. Malvino, D. J. Bates, Electronic Principles, McGrawHill 2007,
9. R. A. Pease, Projektowanie układów analogowych. Poradnik projektanta. BTC 2005,
10. S. Kuta, Elementy i układy elektroniczne, AGH 2000.
11. J. Boksa, Analogowe układy elektroniczne, BTC 2007,
12. A. Dobrowolski, P. Komur, A. Sowiński, Projektowanie i analiza wzmacniaczy małosygnałowych, BTC 2005.
13. M. Rusek, J. Pasierbinski, Elementy i układy elektroniczne w pytaniach i odpowiedziach, WNT 1997,
14. T. Adamski i inni, Zbiór zadań z układów elektronicznych nieliniowych i impulsowych, WNT 1997,
15. K. Antoszkiewicz, Z. Nosal, Zbiór zadań z układów elektronicznych liniowych, WNT 1997,
16. J. Baranowski, G. Czajkowski, Układy elektroniczne I,II,III. Warszawa, WNT 1998.



# Design classes assessment criteria:

**„Paper”:  
Schematic  
PCB  
SPICE analysis**

**3 – 3.5**

**Working  
prototype with  
 $\mu$ P EvBd**

**4 – 4.5**

**Working  
prototype on  
dedicated PCB**

**4.5 – 5.0**